



Bio

Nato nel 1985 a Foggia, ha vissuto a Lucera. Appassionato di informatica, grafica e componenti elettronici. Dopo il diploma, si è trasferito a Pisa per frequentare Ingegneria Elettronica, presso l'Università di Pisa.

Informazioni Personali

Nome: Dario Armillotta
Nato a Foggia il 18/05/1985
Residente a Pisa

Formazione

**Diploma di Maturità Scientifica con
punteggio 98/100**
Istituto E. Onorato di Lucera (FG)

2011

**Laurea Triennale in Ingegneria
Elettronica con punteggio 95/110**

Università di Pisa

Titolo Tesi:

Progetto e analisi delle prestazioni di un'interfaccia per l'inserimento di rumore in un simulatore hardware di trasmissioni digitali.

Argomento:

Progetto e realizzazione di un dispositivo utilizzato attualmente nei laboratori dell'Università di Pisa all'interno di un banco di strumenti per sperimentazione didattica.

2015

**Laurea Magistrale in Ingegneria
Elettronica con punteggio 106/110**

Università di Pisa

Titolo Tesi:

Progettazione di un IP core per la realizzazione di una Mass Memory, basata su memorie Nand Flash, per applicazioni spaziali.

Argomento:

L'oggetto di questa Tesi è lo sviluppo di una Mass Memory, basata su memorie Nand Flash, per applicazioni spaziali. Il progetto è stato incentrato sulla modifica di un IP Core progettata da SITAEL S.p.A. per ottenere determinate specifiche: la possibilità di pilotare più chip di memoria Nand Flash in modo da poter aumentare le prestazioni. In particolare, è stata prevista la facoltà di gestire memorie in contemporanea (in parallelo), con lo scopo di aumentare la capacità e il bit-rate (tramite aumento del throughput), e/o una per volta, con il solo proposito di aumentare la capacità totale.

Esperienze lavorative

1999-2014

Addetto informatico

ElettroProgest S.r.l.

Impresa familiare.

Capacità e conoscenze tecniche

Sistemi
Operativi

Windows XP



Windows 7



Mac OSX 10.6.8 Snow Leopard



Linux (Debian, Ubuntu)



Android



Software

Microsoft Office (2008 per Mac): Word,
Excel, PowerPoint



Photoshop



Chrome



Matlab



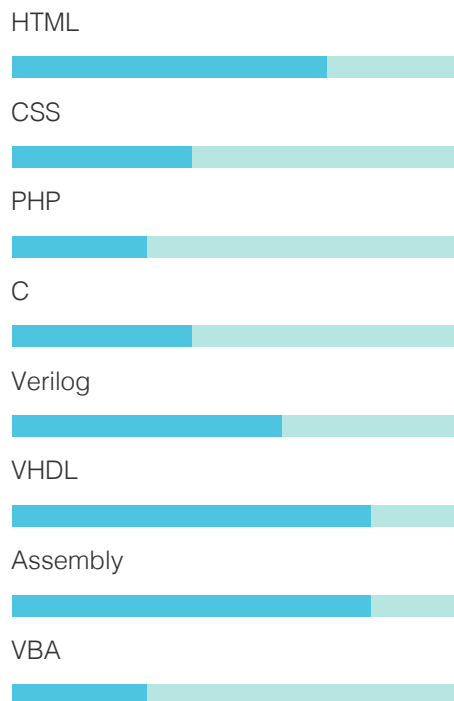
LabView



Spice



Linguaggi



Conoscenze acquisite dal percorso Universitario

Verilog, C, Quartus II, Eclipse

Sistemi Embedded

Java, PHP, Eclipse (tool per Android)

Sistemi Mobili e Pervasivi

VHDL, Spice, Tool per progettazione sistemi microelettronici

Progettazione di Sistemi Microelettronici

C, Assembly, Atmel Studio

Sistemi Elettronici Programmabili

Matlab, LabView

Progetto e Simulazione di Sistemi di trasmissione

VHDL, ModelSim, Tool per progettazione sistemi microelettronici

Tesi di Laurea Magistrale

Lingue

Inglese

Capacità di lettura – Buono

Capacità di espressione orale – Sufficiente

Altre Informazioni

2004-2011

**Membro dell'Ordine Goliardico
ResPublica Balla Pisana**

Sviluppato capacità organizzative del lavoro di gruppo

2009-2011

**Membro dell'Associazione Culturale
ResPublica Pisana**

Ruolo: Tesoriere

Sviluppato capacità di gestione finanziaria di un'associazione

2010-2013

**Membro e Socio Fondatore
dell'Associazione Culturale
RadioCicletta**

Ruolo: Tesoriere

Sviluppato capacità organizzative (eventi di max 2000 persone) e problem solving in situazioni di stress

Interessi

Computer Grafica

Web Design

Elettronica

Botanica

Giochi di Società

Obiettivi

**Settori nei quali mi piacerebbe
svolgere attività professionale:**

Domotica

Monitoraggio di ambienti

Pervasive computing